Report del Ministero delle Imprese e del Made in Italy

La proposta progettuale ha l'obiettivo di sviluppare e verificare da un punto di vista funzionale prototipi di server per applicazioni HPC e IA. Il prototipo (sviluppato da E4 e oggetto di questa proposta progettuale) sarà basato su architettura ARM (in particolare la architettura ARMv8 a 64 bit multi-core) e acceleratore FPGA e tutta la tool-chain software e per sviluppo applicazioni necessaria. Tale soluzione eterogenea e scalabile offre il compromesso migliore tra efficienza energetica e alte prestazioni. Il sistema sarà anche dotato di innovative tecnologie per il cooling e thermal management, oltre che di IP core per sfruttare al meglio le FPGA per sicurezza, intelligenza artificiale, networking ad alte prestazioni.

Fonte: *Ministero delle Imprese e del Made in Italy, Report Accordi per l'innovazione – primo quadrimestre 2025*